Docket No.: 57810-077 PATENT

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of

Customer Number: 20277

Yasuhiko NOMURA, et al.

Confirmation Number:

Serial No.:

Group Art Unit:

Filed: September 17, 2003

Examiner: Unknown

For:

NITRIDE-BASED SEMICONDUCTOR LASER DEVICE

CLAIM OF PRIORITY AND TRANSMITTAL OF CERTIFIED PRIORITY DOCUMENT

Mail Stop CPD Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450

Sir:

In accordance with the provisions of 35 U.S.C. 119, Applicants hereby claims the priority of:

Japanese Patent Application No. 2002-275763, filed September 20, 2002

cited in the Declaration of the present application. A certified copy is submitted herewith.

Respectfully submitted,

MCDERMOTT, WILL & EMERY

Registration No. 26,106

600 13th Street, N.W. Washington, DC 20005-3096 (202) 756-8000 AJS:tlb Facsimile: (202) 756-8087

Date: September 17, 2003

NOMURA et al. September 17,2003

日本国特許庁

JAPAN PATENT OFFICE

McDermott, Will & Emery

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2002年 9月20日

出 願 番 号

Application Number:

特願2002-275763

[ST.10/C]:

[JP2002-275763]

出願人

Applicant(s):

三洋電機株式会社

2003年 7月 4日

特許庁長官 Commissioner, Japan Patent Office



P

【書類名】

特許願

【整理番号】

NPA1020025

【提出日】

平成14年 9月20日

【あて先】

特許庁長官 殿

【国際特許分類】

H01L 33/00

【発明者】

【住所又は居所】

大阪府守口市京阪本通2丁目5番5号

三洋電機株式会社内

【氏名】

野村 康彦

【発明者】

【住所又は居所】

大阪府守口市京阪本通2丁目5番5号

三洋電機株式会社内

【氏名】

井上 大二朗

【発明者】

【住所又は居所】

大阪府守口市京阪本通2丁目5番5号

三洋電機株式会社内

【氏名】

畑 雅幸

【発明者】

【住所又は居所】

大阪府守口市京阪本通2丁目5番5号

三洋電機株式会社内

【氏名】

狩野 隆司

【特許出願人】

【識別番号】

000001889

【氏名又は名称】

三洋電機株式会社

【代表者】

桑野 幸徳

【代理人】

【識別番号】

100104433

【弁理士】

【氏名又は名称】

宮園 博一



【手数料の表示】

【予納台帳番号】 073613

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】 0001887

【プルーフの要否】

要



【書類名】 明細書

【発明の名称】 窒化物系半導体レーザ素子

【特許請求の範囲】

【請求項1】 不純物がドープされた窒化物系半導体、および、硼化物系材料のいずれか一方からなる基板と、

前記基板上に形成されたn型クラッド層と、

前記n型クラッド層上に形成された窒化物系半導体からなる活性層と、

前記活性層上に形成されたp型クラッド層と、

前記 p 型クラッド層と前記活性層との間に形成され、第1の厚みを有する p 側 光ガイド層と、

前記 n型クラッド層と前記活性層との間に形成され、前記第1の厚みよりも小さい第2の厚みを有するn側光ガイド層とを備えた、窒化物系半導体レーザ素子

【請求項2】 不純物がドープされた窒化物系半導体、および、硼化物系材料のいずれか一方からなる基板と、

前記基板上に形成されたn型クラッド層と、

前記n型クラッド層上に形成された窒化物系半導体からなる活性層と、

前記活性層上に形成されたp型クラッド層と、

前記活性層と、前記n型クラッド層および前記p型クラッド層との間のうち、 前記活性層と前記p型クラッド層との間にのみ形成された光ガイド層とを備えた 、窒化物系半導体レーザ素子。

【請求項3】 前記基板は、前記活性層で発生した光の一部を吸収する、請求項1または2に記載の窒化物系半導体レーザ素子。

【請求項4】 前記基板にドープされた不純物は、酸素である、請求項3に 記載の窒化物系半導体レーザ素子。

【請求項5】 前記n型クラッド層は、アンドープである、請求項 $1\sim4$ のいずれか1項に記載の窒化物系半導体レーザ素子。

【請求項 6】 前記 n 型クラッド層には、 $Ge がドープされている、請求項 <math>1 \sim 4$ のいずれか 1 項に記載の窒化物系半導体レーザ素子。



【請求項7】 前記基板と前記n型クラッド層との間に形成され、アンドープの窒化物系半導体からなる層をさらに備える、請求項1~6のいずれか1項に記載の窒化物系半導体レーザ素子。

【請求項8】 前記基板と前記 n 型クラッド層との間に形成され、G e がドープされた窒化物系半導体からなる層をさらに備える、請求項1~6のいずれか1項に記載の窒化物系半導体レーザ素子。

【請求項9】 前記基板は、GaN基板および ZrB_2 基板のいずれかを含む、請求項 $1\sim8$ のいずれか1項に記載の窒化物系半導体レーザ素子。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

この発明は、窒化物系半導体レーザ素子に関し、特に、基板上に窒化物系半導体層が形成される窒化物系半導体レーザ素子に関する。

[0002]

【従来の技術】

近年、窒化物系半導体レーザ素子は、次世代の大容量光ディスク用光源としての利用が期待されており、その開発が盛んに行われている。従来では、サファイア基板上に、窒化物系半導体各層を成長させることにより窒化物系半導体レーザ素子を形成する方法が知られている。この場合、サファイア基板と窒化物系半導体層との格子不整合を緩和するために、サファイア基板と窒化物系半導体層との間に低温バッファ層を形成する技術が知られている(たとえば、非特許文献 1 参照)。また、従来、活性層とクラッド層との間に光ガイド層を設けることによって、垂直方向の光の閉じ込めを強化する技術が知られている(たとえば、特許文献 1 参照)。

[0003]

図18は、従来の窒化物系半導体レーザ素子の一例を示した断面図であり、図19は、図18に示した従来の一例による窒化物系半導体レーザ素子の発光層の詳細断面図である。まず、図18および図19を参照して、従来の一例による窒化物系半導体レーザ素子の構造について説明する。



[0004]

従来の一例による窒化物系半導体レーザ素子では、図18に示すように、サファイア基板101上に、約20nmの膜厚を有するアンドープGaNからなる低温バッファ層102上には、約4μmの膜厚を有するSiがドープされたn型GaNからなるn型コンタクト層103が形成されている。このn型コンタクト層103は、一部領域が除去されることによって、露出された表面と凸部とを有する。そして、n型コンタクト層103の凸部上には、約50nmの膜厚を有するSiがドープされたn型 $In_{0.1}G$ a $_0$.9Nからなるn型クラック防止層104が形成されている。n型クラック防止層104上には、約0.5μmの膜厚を有するSiがドープされたn型 $A1_{0.3}G$ a $_0.7$ Nからなるn型クラッド層105が形成されている。n型クラッド層10505上には、発光層10606が形成されている。

[0005]

[0006]

そして、図18に示すように、発光層106(p型光ガイド層164)上には、約 0.5μ mの膜厚を有するMgがドープされたp型 $A1_{0.3}$ G $a_{0.7}$ Nからな



るp型クラッド層107が形成されている。このp型クラッド層107は、一部 領域が除去されることによって、凸形状に形成されている。そして、p型クラッ ド層107の凸部上には、約0.5μmの膜厚を有するMgがドープされたp型 GaNからなるp型コンタクト層108が形成されている。このp型コンタクト 層108とp型クラッド層107の凸部とによって、リッジ部109が構成され ている。

[0007]

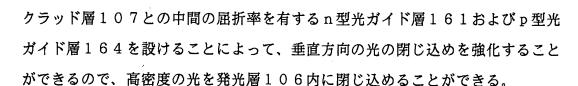
そして、n型コンタクト層103の露出している表面の一部領域上と、n型クラック防止層104、n型クラッド層105、発光層106およびp型コンタクト層108の側面上と、p型クラッド層107の表面上とに、約0.2μmの膜厚を有するSiO2膜からなる電流ブロック層110が形成されている。そして、p型コンタクト層108上には、p側オーミック電極111が形成されている。このp側オーミック電極111の表面上と電流ブロック層110の表面の一部領域上とを覆うように、p側パッド電極112が形成されている。また、n型コンタクト層103の露出している表面の一部領域上には、n側オーミック電極113が形成されている。n側オーミック電極113の上面上には、n側パッド電極114が形成されている。

[0008]

ここで、図18に示した従来の一例による窒化物系半導体レーザ素子では、p側パッド電極112とn側パッド電極114との間に順方向に電圧を印加することによって、p側パッド電極112からp側オーミック電極111、窒化物系半導体各層(108~103)およびn側オーミック電極113を介して、n側パッド電極114に電流が流れる。これにより、発光層106でレーザ光が発生する。この場合、発光層106内の光は、MQW活性層162とn型クラッド層105およびp型クラッド層107との間の屈折率差によって、垂直方向に閉じ込められる。

[0009]

また、MQW活性層162とn型クラッド層105およびp型クラッド層107との間に、それぞれ、MQW活性層162とn型クラッド層105およびp型



[0010]

また、従来では、窒化物系半導体レーザ素子の他の例として、n型SiCからなる基板上に、窒化物系半導体各層が形成された窒化物系半導体レーザ素子が知られている(たとえば、特許文献2参照)。また、GaAsやSiなどからなる基板上に、窒化物系半導体各層が形成された窒化物系半導体レーザ素子も知られている。

[0011]

【非特許文献1】

H. Amano他: Appl. Phys. Lett. 48, 353 (1986)

【特許文献1】

特開平10-294529号公報

【特許文献2】

特開平11-340580号公報

[0012]

【発明が解決しようとする課題】

図18に示した従来の一例による窒化物系半導体レーザ素子では、n型クラッド層105およびp型クラッド層107に用いられるA1GaNやMQW活性層162に用いられるInGaNは、A1組成およびIn組成を大きくすると結晶性が著しく劣化するという不都合があった。これにより、A1組成およびIn組成を大きくすることによって、MQW活性層162とn型クラッド層105およびp型クラッド層107との間の屈折率差を大きくするのは困難であった。このため、たとえ、MQW活性層162とn型クラッド層105およびp型クラッド層107との間に、n型光ガイド層161およびp型光ガイド層164を設けたとしても、光の閉じ込めは不十分になるという不都合があった。

[0013]

上記のように、従来では、光の閉じ込めが不十分であるので、MQW活性層162を含む発光層106からn型クラッド層105およびp型クラッド層107に光がしみ出しやすい。そして、従来では、発光層106からしみ出した光の一部が透明なサファイア基板1に伝播することによって、レーザ光に悪影響を及ぼすと考えられる。具体的には、光強度の空間的分布が良好な単峰性にならないとともに、レーザ光自体が不安定になり、素子駆動中にレーザ光の形状やレーザ光のスポット位置が変化するという問題点があった。その結果、レーザ光の安定化を図るのが困難であった。

[0014]

また、サファイア基板101とn型コンタクト層103との間の格子不整合を 緩和するために設けられた低温バッファ層102自体に多量の転位が発生するた め、低温バッファ層102において、光の散乱や吸収が発生するという不都合も あった。これによっても、レーザ光の安定化を図るのが困難であった。

[0015]

また、図18に示した従来の一例による窒化物系半導体レーザ素子では、p型ドーパントとしてのMgやZnなどがドープされたAlを含むp型窒化物系半導体層は、膜厚を大きくすると、クラックなどが発生することにより結晶性が大幅に劣化する。このため、p型AlGaNからなるp型クラッド層107の膜厚は、数百nmに抑えておく必要があるので、発光層106とp側オーミック電極111との距離を大きくするのが困難であった。このように、従来では、発光層106とp側オーミック電極111との距離が小さいので、発光層106の近傍の大きい強度を有する光がp側オーミック電極111に吸収されるという不都合があった。また、この場合、窒化物系半導体レーザ光の発光波長は、赤外や赤色半導体レーザ光よりも波長が小さいので、窒化物系半導体レーザ光は、p側オーミック電極111によって、より吸収されやすいという不都合もあった。その結果、しきい値電流や動作電流が増大するという問題点もあった。

[0016]

また、従来のGaAsやSiなどからなる基板を用いた窒化物系半導体レーザ素子では、GaAsやSiなどからなる基板は、活性層のバンドギャップ (MQ

W構造の場合は、井戸層の量子準位)よりも十分に小さいバンドギャップを有するので、サファイア基板の場合と異なり、発光層からしみ出した光を基板に吸収させることが可能である。しかしながら、GaAsやSiなどのバンドギャップは、発光波長のバンドギャップに対して小さすぎるため、GaAsやSiなどからなる基板での光吸収が過大になるという不都合がある。その結果、しきい値電流や動作電流が増大するという問題点がある。

[0017]

また、上記特許文献 2 に開示された S i Cからなる基板を用いた従来の窒化物系半導体レーザ素子では、 S i Cからなる基板は、窒化物系半導体からなる活性層と同等のバンドギャップを有するとともに、光を吸収しにくい間接遷移型半導体であるので、発光層からしみ出した光を、基板で有効に吸収させるのが困難である。その結果、レーザ光が不安定になるという問題点がある。

[0018]

また、MgやZnなどがドープされたp型窒化物系半導体は、n型ドーパントがドープされたn型窒化物系半導体に比べて深い不純物準位を有するので、p型窒化物系半導体層での光吸収が大きくなる。このため、基板側にp型窒化物系半導体各層を形成した場合に、発光層からしみ出した光を基板に効率的にしみ出させるのが困難であるという問題点がある。

[0019]

この発明は、上記のような課題を解決するためになされたものであり、

この発明の1つの目的は、レーザ光の安定化を図るとともに、しきい値電流や動作電流が増大するのを抑制することが可能な窒化物系半導体レーザ素子を提供することである。

[0020]

この発明のもう1つの目的は、上記の窒化物系半導体レーザ素子において、活性層で発生した光を基板側に優先的にしみ出させることである。

[0021]

【課題を解決するための手段】

この発明の第1の局面による窒化物系半導体レーザ素子は、不純物がドープさ

れた窒化物系半導体、および、硼化物系材料のいずれか一方からなる基板と、基板上に形成された n型クラッド層と、n型クラッド層上に形成された窒化物系半導体からなる活性層と、活性層上に形成された p型クラッド層と、p型クラッド層と活性層との間に形成され、第1の厚みを有する p側光ガイド層と、n型クラッド層と活性層との間に形成され、第1の厚みよりも小さい第2の厚みを有するn側光ガイド層とを備えている。

[0022]

この第1の局面による窒化物系半導体レーザ素子では、上記のように、n型クラッド層と活性層との間に、p側光ガイド層の第1の厚みよりも小さい第2の厚みを有するn側光ガイド層を設けることによって、n側光ガイド層の光閉じ込め係数がp側光ガイド層の光閉じ込め係数よりも小さくなるので、活性層で発生した光を優先的にn側光ガイド層が形成される基板側にしみ出させることができる。これにより、基板側にしみ出された光を、不純物がドープされた窒化物系半導体からなる基板の不純物準位により吸収させることができるので、レーザ光の安定化を図ることができる。また、硼化物系材料からなる基板の場合には、基板側にしみ出された光を、バンド内遷移(価電子帯内または伝導帯内の遷移)またはバンド間遷移(価電子帯から伝導帯への遷移)により吸収させることができるので、レーザ光の安定化を図ることができる。

[0023]

また、活性層で発生した光を優先的に基板側にしみ出させることができるので、基板と反対側のp側電極による光吸収を抑制することができる。これにより、しきい値電流や動作電流が増大するのを抑制することができる。また、窒化物系半導体または硼化物系材料からなる基板は、GaAsやSiなどからなる基板と異なり、基板での光吸収が過大になることがないので、これによっても、しきい値電流や動作電流の増大を抑制することができる。また、p型クラッド層よりも浅い不純物準位を有するn型クラッド層を基板側に設けることによって、基板側にしみ出された光がn型クラッド層で吸収されるのを抑制することができるので、光を効率的に基板側にしみ出させることができる。

[0024]

この発明の第2の局面による窒化物系半導体レーザ素子は、不純物がドープされた窒化物系半導体、および、硼化物系材料のいずれか一方からなる基板と、基板上に形成された n型クラッド層と、n型クラッド層上に形成された窒化物系半導体からなる活性層と、活性層上に形成された p型クラッド層と、活性層と、n型クラッド層および p型クラッド層との間のうち、活性層と p型クラッド層との間にのみ形成された光ガイド層とを備えている。

[0025]

この第2の局面による窒化物系半導体レーザ素子では、上記のように、活性層と、n型クラッド層およびp型クラッド層との間のうち、活性層とp型クラッド層との間にのみ光ガイド層を設けることによって、n側の光ガイド層が存在しないので、活性層で発生した光をより優先的に基板側にしみ出させることができる。これにより、基板側にしみ出された光を、不純物がドープされた窒化物系半導体からなる基板の不純物準位により吸収させることができるので、レーザ光の安定化を図ることができる。また、硼化物系材料からなる基板の場合には、基板側にしみ出された光を、バンド内遷移(価電子帯内または伝導帯内の遷移)またはバンド間遷移(価電子帯から伝導帯への遷移)により吸収させることができるので、レーザ光の安定化を図ることができる。

[0026]

また、活性層で発生した光を優先的に基板側にしみ出させることができるので、基板と反対側のp側電極による光吸収を抑制することができる。これにより、しきい値電流や動作電流が増大するのを抑制することができる。また、窒化物系半導体または硼化物系材料からなる基板は、GaAsやSiなどからなる基板と異なり、基板での光吸収が過大になることがないので、これによっても、しきい値電流や動作電流の増大を抑制することができる。また、p型クラッド層よりも浅い不純物準位を有するn型クラッド層を基板側に設けることによって、基板側にしみ出された光がn型クラッド層で吸収されるのを抑制することができるので、光を効率的に基板側にしみ出させることができる。

[0027]

また、n側の光ガイド層を設けていないので、n型クラッド層と活性層との間

9

でバンドギャップが段階的に変化しない。このため、活性層に注入された正孔は、n型クラッド層と活性層との間のバンドギャップ差を越えにくくなるので、正孔のn型クラッド層へのオーバーフローを抑制することができる。これにより、温度が上昇したとしても、しきい値電流が増加するのを抑制することができる。その結果、素子の温度特性を向上させることができる。

[0028]

上記の窒化物系半導体レーザ素子において、好ましくは、基板は、活性層で発生した光の一部を吸収する。このように構成すれば、基板側にしみ出された光を、容易に、不純物がドープされた窒化物系半導体からなる基板の不純物準位により吸収させることができる。この場合、好ましくは、基板にドープされた不純物は、酸素である。このように構成すれば、酸素によって基板に不純物準位を効果的に形成することができるので、基板にしみ出した光を有効に吸収することができる。これにより、レーザ光をより安定化することができる。また、硼化物系材料からなる基板の場合には、基板側にしみ出された光を、容易に、バンド内遷移(価電子帯内または伝導帯内の遷移)またはバンド間遷移(価電子帯から伝導帯への遷移)により吸収させることができる。

[0029]

上記の窒化物系半導体レーザ素子において、好ましくは、n型クラッド層は、アンドープである。なお、本発明の「アンドープ」は、不純物を意図的にドープしていないことを意味する。したがって、不純物が全くドープされていない場合のみならず、意図しないで不純物が少量混入している場合も、本発明の「アンドープ」に該当する。このように構成すれば、n型クラッド層上に形成される活性層の結晶性を向上させることができるので、発光効率を向上させることができる。また、n型クラッド層上にn側光ガイド層が形成される場合には、n側光ガイド層の結晶性を向上させることができるので、n側光ガイド層での光吸収を抑制することができる。また、n型クラッド層に不純物準位が形成されないので、n型クラッド層での光吸収を抑制することができる。

[0030]

上記の窒化物系半導体レーザ素子において、好ましくは、n型クラッド層には

、Geがドープされている。このように構成すれば、Geは、窒化物系半導体と格子定数が近いため、ドーピングによる歪みの発生を有効に低減することができる。これにより、n型クラッド層上に形成される活性層の結晶性を向上させることができるので、発光効率を向上させることができる。また、n型クラッド層上にn側光ガイド層が形成される場合には、n側光ガイド層の結晶性を向上させることができるので、n側光ガイド層での光吸収を抑制することができる。また、Geのドーピング量を制御することにより、容易に、n型クラッド層の抵抗値を制御することができる。

[0031]

上記の窒化物系半導体レーザ素子において、好ましくは、基板とn型クラッド層との間に形成され、アンドープの窒化物系半導体からなる層をさらに備える。このように構成すれば、その層上に形成されるn型クラッド層の結晶性を向上させることができるので、n型クラッド層での光吸収を抑制することができる。また、アンドープの窒化物系半導体層上のn型クラッド層上にn側光ガイド層が形成される場合には、n側光ガイド層の結晶性を向上させることができるので、n側光ガイド層での光吸収を抑制することができる。また、アンドープの窒化物系半導体からなる層を設けることによって、活性層と基板との距離を調整することができるので、基板における光吸収の量を容易に制御することができる。

[0032]

上記の窒化物系半導体レーザ素子において、好ましくは、基板とn型クラッド層との間に形成され、Geがドープされた窒化物系半導体からなる層をさらに備える。このように構成すれば、Geは、窒化物系半導体と格子定数が近いため、ドーピングによる歪みの発生を有効に低減することができる。これにより、Geがドープされた窒化物系半導体からなる層上に形成されるn型クラッド層の結晶性を向上させることができるので、n型クラッド層での光吸収を抑制することができる。また、Geがドープされた窒化物系半導体層上のn型クラッド層上にn側光ガイド層が形成される場合には、n側光ガイド層の結晶性を向上させることができるので、n側光ガイド層での光吸収を抑制することができる。また、Geができるので、n側光ガイド層での光吸収を抑制することができる。また、Geがドープされた窒化物系半

導体からなる層の抵抗値を制御することができる。

[0033]

上記の窒化物系半導体レーザ素子において、好ましくは、基板は、GaN基板およびZrB₂基板のいずれかを含む。このように構成すれば、GaNまたはZrB₂は、その上に形成されるn型クラッド層および活性層を構成する窒化物系半導体と格子定数が近いため、n型クラッド層および活性層の結晶性を向上させることができる。また、基板上にn側光ガイド層が形成される場合には、n側光ガイド層の結晶性を向上させることができるので、n側光ガイド層での光吸収を抑制することができる。これにより、n型クラッド層およびn側光ガイド層による光吸収を抑制することができるので、レーザ光の安定化を図ることができる。また、GaN基板またはZrB₂基板は、GaSiやSiなどからなる基板と異なり、基板での光吸収が過大になることがないので、しきい値電流や動作電流の増大を抑制することができる。

[0034]

【発明の実施の形態】

以下、本発明の実施形態を図面に基づいて説明する。

[0035]

(第1実施形態)

図1は、本発明の第1実施形態による窒化物系半導体レーザ素子の構造を示した断面図であり、図2は、図1に示した第1実施形態による窒化物系半導体レーザ素子の発光層の詳細断面図である。まず、図1および図2を参照して、第1実施形態による窒化物系半導体レーザ素子の構造について説明する。

[0036]

第1実施形態による窒化物系半導体レーザ素子では、図1に示すように、酸素がドープされたn型GaN基板1の(0001)面上に、約1 μ mの膜厚を有するアンドープGaN層2が形成されている。なお、n型GaN基板1は、本発明の「窒化物系半導体からなる基板」の一例であり、アンドープGaN層2は、本発明の「アンドープの窒化物系半導体からなる層」の一例である。そして、アンドープGaN82上には、約1 μ mの膜厚を有するアンドープA10.07Ga0.93

Nからなるアンドープのn型クラッド層3が形成されている。アンドープのn型クラッド層3上には、発光層4が形成されている。

[0037]

ここで、第1実施形態では、図2に示すように、発光層4内に、n側の光ガイド層が設けられていない。すなわち、発光層4は、多重量子井戸構造を有するMQW活性層41と、MQW活性層41上に形成されたp側光ガイド層42と、p側光ガイド層42上に形成されたp型キャリアブロック層43とから構成されている。なお、MQW活性層41は、本発明の「活性層」の一例であり、p側光ガイド層42は、本発明の「光ガイド層」の一例である。

[0038]

[0039]

 リッジ部 7 の側面上と p 型クラッド層 5 の露出している表面上とには、約 0. 2 μ m の膜厚を有する S i O $_2$ 膜からなる電流ブロック層 8 が形成されている。

[0040]

そして、リッジ部7を構成する p型コンタクト層 6上には、下層から上層に向かって、約1 n mの膜厚を有する P t 層と、約1 0 0 n mの膜厚を有する P d 層と、約2 4 0 n mの膜厚を有する N i 層と、約2 4 0 n mの膜厚を有する N i 層とからなる P 側オーミック電極 9 が、ストライプ状(細長状)に形成されている。また、P 側オーミック電極 9 の表面上と電流ブロック層 8 の表面の一部領域上とには、P 側オーミック電極 9 の上面に接触するように、下層から上層に向かって、約1 0 0 n mの膜厚を有する T i 層と、約1 5 0 n mの膜厚を有する P t 層と、約3 μ mの膜厚を有する A u 層とからなる P 側パッド電極 1 0 が形成されている。

[0041]

また、n型GaN基板1の裏面上には、n型GaN基板1に近い方から順に、約6n mの膜厚を有するA1層と、約2n mの膜厚を有するS1層と、約10 n mの膜厚を有するN1層と、約100 n mの膜厚を有するA1 個とからなるn側オーミック電極11が形成されている。n側オーミック電極11が形成されている。n側オーミック電極11に近い方から順に、約10 n mの膜厚を有するN1層と、約700 n mの膜厚を有するA1 個とからなるn1 の n1 の n2 でいる。

[0042]

第1実施形態では、上記のように、MQW活性層41とp型クラッド層5との間にのみ光ガイド層(p側光ガイド層42)を設けることによって、n側の光ガイド層が存在しないので、MQW活性層41で発生した光を優先的にn型GaN基板1側にしみ出させることができる。これにより、n型GaN基板1側にしみ出された光を、酸素がドープされたn型GaN基板1の不純物準位により吸収させることができるので、レーザ光の安定化を図ることができる。また、MQW活性層41で発生した光を優先的にn型GaN基板1側にしみ出させることができるので、n型GaN基板1と反対側のp側オーミック電極9による光吸収を抑制

することができる。これにより、しきい値電流や動作電流が増大するのを抑制することができる。また、n型GaN基板1は、GaAsやSiなどからなる基板と異なり、n型GaN基板1での光吸収が過大になることがないので、これによっても、しきい値電流や動作電流の増大を抑制することができる。また、n側の光ガイド層を設けていないので、アンドープのn型クラッド層3とMQW活性層41との間でバンドギャップが段階的に変化しない。このため、MQW活性層41に注入された正孔は、n型クラッド層3とMQW活性層41との間のバンドギャップ差を越えにくくなるので、正孔のn型クラッド層3へのオーバーフローを抑制することができる。これにより、温度が上昇したとしても、しきい値電流が増加するのを抑制することができる。その結果、素子の温度特性を向上させることができる。

[0043]

また、第1実施形態では、上記のように、酸素がドープされた n型GaN基板1を用いることによって、n型GaN基板1側にしみ出された光を、容易に、酸素がドープされた n型GaN基板1の不純物準位により吸収させることができる。また、不純物として酸素をドープすることによって、酸素によって n型GaN基板1に不純物準位を効果的に形成することができるので、n型GaN基板1にしみ出した光を有効に吸収することができる。

[0044]

また、第1実施形態では、上記のように、n型クラッド層3をアンドープにするとともに、そのアンドープのn型クラッド層3をアンドープGaN層2上に形成することによって、アンドープのn型クラッド層3の結晶性を向上させることができ、かつ、その上に形成されるMQW活性層41の結晶性も向上させることができる。これにより、n型クラッド層3での光吸収を抑制することができるとともに、MQW活性層41の発光効率を向上させることができる。また、アンドープのn型クラッド層3およびアンドープGaN層2には不純物準位が形成されないので、これによっても、n型クラッド層3での光吸収を抑制することができる。また、アンドープGaN層2での光吸収も抑制することができる。また、アンドープGaN層2での光吸収も抑制することができる。また、アンドープGaN層2の膜厚を調節することによって、発光層4とn型GaN基板

1との距離を所定の距離(第1実施形態では、約2μm)に調整することができるので、n型GaN基板1における光吸収の量を容易に制御することができる。

[0045]

また、第1実施形態では、n型GaN基板1の材料であるGaNの格子定数と、その上に形成されるアンドープのn型クラッド層3およびMQW活性層41を構成する窒化物系半導体の格子定数とが近いので、これによっても、n型クラッド層3およびMQW活性層41の結晶性を向上させることができる。

[0046]

[0047]

図3~図8は、図1に示した第1実施形態による窒化物系半導体レーザ素子の 製造プロセスを説明するための断面図である。次に、図1~図8を参照して、第 1実施形態による窒化物系半導体レーザ素子の製造プロセスについて説明する。

[0048]

まず、図3に示すように、MOCVD法(Metal Organic Che mical Vapor Deposition:有機金属気相堆積法)を用いて、n型GaN基板1上に、アンドープGaN層2、n型クラッド層3、発光層4、p型クラッド層5およびp型コンタクト層6を順次形成する。

[0049]

[0050]

次に、図2に示したように、基板温度を約850℃の成長温度に保持した状態で、アンドープのn型クラッド層3上に、約3. 5 n mの膜厚を有するアンドープ I n_X G a_{1-X} N からなる3 つの量子井戸層4 1 a と、約2 0 n mの膜厚を有するアンドープ I n_Y G a_{1-Y} N からなる3 つの量子障壁層4 1 b とを交互に成長させる。これにより、n型クラッド層3上に、MQ W活性層4 1 が形成される。続いて、MQ W活性層4 1 上に、約0. 1 μ mの膜厚を有するアンドープ I $n_{0.01}$ G $a_{0.99}$ N からなる p 側光ガイド層4 2 を成長させる。

[0051]

次に、基板温度を約950 $^\circ$ の成長温度に保持した状態で、 $^\circ$ 0 例光ガイド層4 2上に、約20 $^\circ$ 1 mの膜厚を有する $^\circ$ 1 g がドープされた $^\circ$ 2 型 A $^\circ$ 1 $^\circ$ 2 $^\circ$ 2 からなる $^\circ$ 2 型キャリアブロック層43を成長させる。

[0052]

次に、図3に示したように、基板温度を約1150 の成長温度に保持した状態で、発光層4 (p型キャリアブロック層43) 上に、約 0.35μ mの膜厚を有するM g がドープされた p型 $A1_{0.07}$ $Ga_{0.93}$ N からなる p型クラッド層5 を成長させる。続いて、p型クラッド層5上に、約3 n m の膜厚を有するM g がドープされた p型I $n_{0.01}$ $Ga_{0.99}$ N からなる p型コンタクト層6 を成長させる。

[0053]

次に、図4に示すように、プラズマC V D法(C h e m i c a 1 V a p o r D e p o s i t i o n : 化学気相堆積法)を用いて、p型コンタクト層6上のほぼ全面に、約1 μ mの膜厚を有するS i O_2 膜13 を形成する。さらに、S i O_2 期13 上に、フォトレジスト(図示せず)を塗布した後、フォトリソグラフ

ィ技術を用いて、約1. 5μ mの幅を有するストライプ状(細長状)のレジスト パターン 14 を形成する。

[0054]

次に、 CF_4 ガスによるRIE法(Reactive Ion Etchin g:反応性イオンエッチング法)を用いて、レジストパターン 14 をマスクとして、 SiO_2 膜 13 をエッチングする。これにより、図 5 に示すように、約 1 . 5 μ mの幅を有するストライプ状の SiO_2 膜 13 が形成される。この後、レジストパターン 14 を除去する。

[0055]

次に、図6に示すように、 $C1_2$ ガスによるRIE法を用いて、 SiO_2 膜13をマスクとして、p型コンタクト層6およびp型クラッド層5の一部領域をエッチング除去することにより、リッジ部7が形成される。このとき、p型クラッド層5の凸部以外の領域の膜厚が、約0.05 μ mになるように、エッチング深さを制御する。この後、HF系エッチャントを用いて、 SiO_2 膜13を除去する

[0056]

次に、図7に示すように、プラズマCVD法を用いて、p型クラッド層5およびp型コンタクト層6の表面を覆うように、約 0.2μ mの膜厚を有するSiO2膜(図示せず)を形成した後、フォトリソグラフィ技術および CF_4 ガスによる RIE法を用いて、p型コンタクト層6の上面が露出するように、その SiO_2 膜の一部を除去することによって、 SiO_2 膜からなる電流ブロック層8が形成 される。

[0057]

次に、図8に示すように、真空蒸着法を用いて、p型コンタクト層6上に、下層から上層に向かって、約1 n mの膜厚を有するP t 層と、約100 n mの膜厚を有するP d 層と、約240 n mの膜厚を有するA u 層と、約240 n mの膜厚を有するN i 層とからなるp側オーミック電極9を、ストライプ状に形成する。そして、真空蒸着法を用いて、p側オーミック電極9の表面上と電流ブロック層8の表面の一部領域上とに、p側オーミック電極9の上面に接触するように、下

層から上層に向かって、約100nmの膜厚を有するTi層と、約150nmの膜厚を有するPt層と、約 $3\mu m$ の膜厚を有するAu層とからなるp側パッド電極10を形成する。

[0058]

最後に、図1に示したように、n型GaN基板1の裏面を研磨することによって、n型GaN基板1を所定の厚み(たとえば、約100μm)にする。この後、真空蒸着法を用いて、n型GaN基板1の裏面上に、n型GaN基板1に近い方から順に、約6nmの膜厚を有するA1層と、約2nmの膜厚を有するSi層と、約10nmの膜厚を有するAu層と、約10nmの膜厚を有するAu層とからなるn側オーミック電極11を形成する。そして、真空蒸着法を用いて、n側オーミック電極11の裏面上に、n側オーミック電極11に近い方から順に、約10nmの膜厚を有するNi層と、約700nmの膜厚を有するAu層とからなるn側パッド電極12を形成する。このようにして、第1実施形態による窒化物系半導体レーザ素子が形成される。

[0059]

(第2実施形態)

図9は、本発明の第2実施形態による窒化物系半導体レーザ素子の発光層の詳細断面図である。図9を参照して、この第2実施形態では、上記第1実施形態の構成において、さらに、発光層4aのMQW活性層41の下面(基板側)に、n側光ガイド層44を設けた例について説明する。なお、その他の構成は、第1実施形態と同様である。

[0060]

この第2実施形態による窒化物系半導体レーザ素子では、図9に示すように、アンドープ $\operatorname{In}_{0.01}$ $\operatorname{Ga}_{0.99}$ N からなる n 側光ガイド層44上に、第1実施形態と同様の膜厚および組成を有する MQW 活性層41、 p 側光ガイド層42および p 型キャリアブロック層43が順次形成されている。そして、上記窒化物系半導体各層(41~44)によって、第2実施形態による発光層4aが構成されている。

[0061]

ここで、第2実施形態では、n側光ガイド層44は、約0.05μmの膜厚を有しており、p側光ガイド層42の膜厚(約0.1μm)よりも小さい。また、発光層4aにおいて、p側光ガイド層42の光閉じ込め係数は、約0.32となり、n側光ガイド層44の光閉じ込め係数は、約0.15となる。これにより、n側光ガイド層44の光閉じ込め係数(約0.15)は、p側光ガイド層42の光閉じ込め係数(約0.15)は、p側光ガイド層42の光閉じ込め係数(約0.32)の1/2以下となる。

[0062]

第2実施形態では、上記のように、アンドープのn型クラッド層3とMQW活性層41との間に、p側光ガイド層42の膜厚(約0.1μm)よりも小さい膜厚(約0.05μm)を有するn側光ガイド層44を設けることによって、n側光ガイド層44の光閉じ込め係数(約0.15)がp側光ガイド層の光閉じ込め係数(約0.32)よりも小さくなるので、MQW活性層41で発生した光を優先的にn側光ガイド層44が形成されるn型GaN基板1側にしみ出させることができる。これにより、n型GaN基板1側にしみ出された光を、酸素がドープされたn型GaN基板1の不純物準位により吸収させることができるので、レーザ光の安定化を図ることができる。また、MQW活性層41で発生した光を優先的にn型GaN基板1側にしみ出させることができるので、n型GaN基板1と反対側のp側オーミック電極9による光吸収を抑制することができる。これによりしきい値電流や動作電流が増大するのを抑制することができる。

[0063]

また、n側光ガイド層44は、良好な結晶性を有するアンドープのn型クラッド層3上に形成されるので、n側光ガイド層44の結晶性を向上させることができ、かつ、その上に形成されるMQW活性層41の結晶性も向上させることができる。これにより、n側光ガイド層44での光吸収を抑制することができるとともに、MQW活性層41の発光効率を向上させることができる。

[0064]

なお、第2実施形態のその他の効果は、第1実施形態と同様である。

[0065]

(第3実施形態)

図10は、本発明の第3実施形態による窒化物系半導体レーザ素子の発光層の詳細断面図である。図10を参照して、この第3実施形態では、上記第1実施形態の構成において、さらに、発光層4bのMQW活性層41の下面(基板側)に、n型キャリアブロック層45を設けた例について説明する。なお、その他の構成は、第1実施形態と同様である。

[0066]

この第3実施形態による窒化物系半導体レーザ素子では、図10に示すように、約20nmの膜厚を有するアンドープ $A1_{0.25}$ $Ga_{0.75}$ N からなるn 型キャリアブロック層45上に、第1実施形態と同様の膜厚および組成を有するM Q W活性層41、p 側光ガイド層42 およびp 型キャリアブロック層43 が順次形成されている。なお、n 型キャリアブロック層45は、アンドープのn 型クラッド層3の屈折率およびM Q W活性層41の屈折率よりも小さい屈折率を有する。すなわち、n 型キャリアブロック層45、n 型クラッド層3 およびM Q W活性層41の屈折率の大小関係は、n 型キャリアブロック層45 < n 型クラッド層3 < M Q W活性層41である。また、n 型キャリアブロック層45は、アンドープのn 型クラッド層3のバンドギャップおよびM Q W活性層41のバンドギャップよりも大きいバンドギャップを有する。そして、上記窒化物系半導体各層(< 1 < 4 < 4 < 5 > によって、第3実施形態による発光層4> > > が構成されている。

[0067]

第3実施形態では、上記のように、アンドープのn型クラッド層3とMQW活性層41との間に、アンドープのn型クラッド層3の屈折率よりも小さい屈折率を有するn型キャリアブロック層45を設けることによって、光がn型キャリアブロック層45よりも屈折率の大きいn型クラッド層3に閉じ込められようとするので、容易に、光をn型クラッド層3にしみ出させることができる。なお、n型キャリアブロック層45が設けられていなければ、n型クラッド層3の屈折率よりも大きい屈折率を有するMQW活性層41に光が強く閉じ込められるので、n型クラッド層3への光のしみ出しが小さくなる。このように、第1実施形態に比べて、MQW活性層41で発生した光をより優先的にn型GaN基板1側にしみ出させることができる。ただし、n型キャリアブロック層45がより大きい膜

厚(たとえば、ミクロンオーダ)を有する場合では、キャリアブロック層は、屈 折率の小さいクラッド層として機能する。この場合、活性層内に強く光が閉じ込められるので、上述した効果を得るのが困難になる。したがって、n型キャリアブロック層45は、小さい膜厚で形成するのが好ましい。

[0068]

また、第3実施形態では、上記のように、n型クラッド層3とMQW活性層41との間に、n型クラッド層3のバンドギャップおよびMQW活性層41のバンドギャップよりも大きいバンドギャップを有するn型キャリアブロック層45を設けることによって、n型クラッド層3とMQW活性層41との間のバンドギャップ差よりも、n型キャリアブロック層45とMQW活性層41との間のバンドギャップ差の方が大きいので、正孔のn型クラッド層3へのオーバーフローをより抑制することができる。

[0069]

なお、第3実施形態のその他の効果は、第1実施形態と同様である。

[0070]

(第4実施形態)

図11は、本発明の第4実施形態による窒化物系半導体レーザ素子の断面図である。図11を参照して、この第4実施形態では、上記第1~第3実施形態と異なり、n型GaN基板1上に、Geがドープされたn型クラッド層21を形成した例について説明する。なお、その他の構成は、第1実施形態と同様である。

[0071]

この第4実施形態による窒化物系半導体レーザ素子では、図11に示すように、酸素がドープされたn型GaN基板1の(0001)面上に、第1実施形態と同様の膜厚および組成を有するアンドープGaN層2が形成されている。

[0072]

窒化物系半導体の格子定数に近い格子定数を有する。

[0073]

そして、n型クラッド層21上には、第1実施形態と同様の膜厚および組成を有する発光層4、p型クラッド層5およびp型コンタクト層6が形成されている。また、リッジ部7の側面上とp型クラッド層5の露出している表面上とには、SiO2膜からなる電流ブロック層8が形成されている。そして、素子のn側およびp側には、それぞれ、第1実施形態と同様の膜厚および組成を有するp側オーミック電極9、p側パッド電極10、n側オーミック電極11およびn側パッド電極12が形成されている。

[0074]

第4実施形態では、上記のように、n型クラッド層21に窒化物系半導体と格子定数が近いGeをドープすることによって、n型ドーパントとして通常用いられるSiをドープする場合に比べて、ドーピングによる歪みの発生を有効に低減することができる。このため、n型クラッド層21の結晶性を向上させることができ、かつ、そのn型クラッド層21上に形成されるMQW活性層41の結晶性も向上させることができる。これにより、n型クラッド層21での光吸収を抑制することができるとともに、MQW活性層41の発光効率を向上させることができる。また、Geのドーピング量を制御することにより、容易に、n型クラッド層21の抵抗値を制御することができる。

[0075]

なお、第4実施形態のその他の効果は、第1実施形態と同様である。

[0076]

(第5実施形態)

図12は、本発明の第5実施形態による窒化物系半導体レーザ素子の断面図である。図12を参照して、この第5実施形態では、上記第1~第4実施形態のリッジ部および電流ブロック層により電流狭窄を行う場合と異なり、イオン注入層31により電流狭窄を行う例について説明する。

[0077]

この第5実施形態による窒化物系半導体レーザ素子では、図12に示すように

[0078]

そして、p型クラッド層5およびp型コンタクト層6には、炭素(C)がイオン注入されることにより形成された約0.32μmの注入深さを有するイオン注入層31が設けられている。そして、イオン注入された炭素濃度のピーク深さは、p型コンタクト層6の上面から約0.23μmのp型クラッド層5の領域内に位置する。また、ピーク深さにおけるピーク濃度は、約1×10²⁰cm⁻³である。また、電流通路部32となるイオン注入されていない領域(非注入領域)は、約2.1μmの幅で形成されている。そして、このイオン注入層31は、多量のイオンが半導体中に注入されることによって、他の領域よりも結晶欠陥を多く含んでいる。これにより、イオン注入層31は、イオン注入層31に多く含まれる結晶欠陥により高抵抗となるので、電流狭窄層として機能するとともに、結晶欠陥に起因した光吸収が起こるので光吸収層としても機能する。

[0079]

また、p型コンタクト層6の上面上には、開口部33aを有するZ r O_2 からなる絶縁膜33が形成されている。この開口部33aの幅は、電流通路部32の幅よりも小さくなるように形成されている。そして、絶縁膜33の上面上には、絶縁膜33の開口部33aを介して、p型コンタクト層6の上面に接触するとともに、絶縁膜33の上面上に延びるように、p側オーミック電極34が形成されている。このp側オーミック電極34は、下層から上層に向かって、約1nmの膜厚を有するPt層と、約100nmの膜厚を有するPt層と、約100nmの膜厚を有するNi層とからなる。そして、p側オーミック電極34の上面上には、下層から上層に向かって、約100nmの膜厚を有するTi層と、約150nmの膜厚を有するPt層と、約3μmの膜厚を有するTi層と、約150nmの膜厚を有するPt層と、約3μmの膜厚を有するTi層と、約150nmの膜厚を有するPt層と、約3μmの

極12が順次形成されている。

[0080]

第5実施形態では、上記のように、イオン注入層31の光吸収層としての機能を利用することによって、光の横方向の閉じ込めを行うことができるので、レーザ光の横モードの安定化を図ることができる。さらに、第1実施形態と同様、発光層4で発生した光を優先的にn型GaN基板1側にしみ出させるとともに、n型GaN基板1側にしみ出された光を、n型GaN基板1の不純物準位により吸収させることによっても、レーザ光の安定化を図ることができる。その結果、上述した2つの効果が相乗的に作用するので、レーザ光の安定化をより図ることができる。

[0081]

なお、第5実施形態のその他の効果は、第1実施形態と同様である。

[0082]

図13~図16は、図12に示した第5実施形態による窒化物系半導体レーザ素子の製造プロセスを説明するための断面図である。次に、図12~図16を参照して、第5実施形態による窒化物系半導体レーザ素子の製造プロセスについて説明する。

[0083]

[0084]

そして、図14に示すように、イオン注入マスク層36をマスクとして、スル

ー膜37を介して炭素のイオン注入を行うことによって、p型クラッド層5およびp型コンタクト層6に、約0.32 μ mの注入深さを有するイオン注入層31を形成する。これにより、イオン注入層31を電流狭窄層とするとともに、約2.1 μ mの幅を有する電流通過部32が形成される。ここで、Rp+ Δ Rpを注入深さ(イオン注入層31の厚み)と定義した。なお、Rpはピーク深さであり、 Δ Rpは飛程の標準偏差である。また、イオン注入時に、イオン注入マスク層36の下部に、イオンの横方向への広がり(Δ R1)が生じる。このとき、イオン注入時のイオン注入マスク層36の幅をWとすると、イオン注入マスク層36の下部のイオンが注入されない領域の幅Bは、B=W-2× Δ R1となる。

[0085]

この際、イオン注入層 3 1 において、電流狭窄だけでなく光の横方向の閉じ込めも十分に行うには、イオン注入された炭素の不純物濃度の極大値が約 5×1 0 19 c m $^{-3}$ 以上であることが好ましい。これにより、イオン注入層 3 1 には、電流通過部 3 2 よりも結晶欠陥が多くなるので、この多く含まれる結晶欠陥によって、光吸収を行うことができる。その後、 CF_4 ガスによるドライエッチングを用いて、スルー膜 3 7 を除去する。

[0086]

次に、図15に示すように、電子ビーム蒸着法を用いて、p型コンタクト層6 およびイオン注入マスク層36の表面を覆うように、約50nmの厚みを有する ZrO₂からなる絶縁膜33を素子の垂直方向から蒸着する。これにより、イオ ン注入マスク層36の側壁部には、絶縁膜33はほとんど形成されない。

[0087]

次に、図16に示すように、フッ酸系エッチャントによるエッチングを行うことによって、イオン注入マスク層36と絶縁膜33の一部領域とを除去する。この場合、絶縁膜33は、ほとんどエッチングされないので、イオン注入マスク層36の側壁部に位置する絶縁膜33のみが完全に除去される。そして、イオン注入マスク層36は、イオン注入マスク層36の側壁部に位置する絶縁膜33が除去された後、完全に除去される。その結果、電流通路部32の上面上に開口部33aを有するZrO2からなる絶縁膜33が形成される。

[0088]

最後に、図12に示したように、開口部33aを介してp型コンタクト層6の上面に接触するとともに、絶縁膜33の上面上に延びるように、下層から上層に向かって、約1nmの膜厚を有するPt層と、約100nmの膜厚を有するPd層と、約240nmの膜厚を有するNi層とからなるp側オーミック電極34を形成する。そして、p側オーミック電極34上に、下層から上層に向かって、約100nmの膜厚を有するTi層と、約150nmの膜厚を有するPt層と、約3μmの膜厚を有するAu層とからなるp側パッド電極35を形成する。また、n型GaN基板1を所定の膜厚になるまで研磨した後、n型GaN基板1の裏面上に、n型GaN基板1に近い方から順に、n側オーミック電極11およびn側パッド電極12を順次形成する。このようにして、第5実施形態による窒化物系半導体レーザ素子が形成される。

[0089]

(第6実施形態)

図17は、本発明の第6実施形態による窒化物系半導体レーザ素子の断面図である。図17を参照して、この第6実施形態では、上記第1~第5実施形態のn型GaN基板に代えて、アンドープの ZrB_2 基板51を用いた例について説明する。なお、その他の構成は、第1実施形態と同様である。

[0090]

ク電極9、p側パッド電極10、n側オーミック電極11およびn側パッド電極12が形成されている。

[0091]

第6実施形態では、上記のように、 ZrB_2 基板51の材料である ZrB_2 の格子定数と窒化物系半導体の格子定数とが近いので、 ${\it C}$ ${\it C}$ ${\it C}$ ${\it E}$ ${\it E}$

[0092]

なお、第6実施形態のその他の効果は、第1実施形態と同様である。

[0093]

なお、今回開示された実施形態は、すべての点で例示であって制限的なものではないと考えられるべきである。本発明の範囲は、上記した実施形態の説明ではなく特許請求の範囲によって示され、さらに特許請求の範囲と均等の意味および範囲内でのすべての変更が含まれる。

[0094]

たとえば、上記第1~第6実施形態では、基板とn型クラッド層との間に、アンドープGaN層2を形成するようにしたが、本発明はこれに限らず、アンドープGaN層2に代えて、基板とn型クラッド層との間に、Geがドープされた窒化物系半導体からなる層を形成するようにしてもよい。このドーパントとしてのGeの格子定数は、窒化物系半導体の格子定数と近いため、ドーピングによる歪

みの発生を有効に低減することができる。これにより、Geがドープされた窒化物系半導体層上に形成されるn型クラッド層および活性層の結晶性を向上させることができるので、n型クラッド層での光吸収を抑制することができるとともに、活性層の発光効率を向上させることができる。また、Geがドープされた窒化物系半導体層上のn型クラッド層上にn側光ガイド層が形成される場合には、n側光ガイド層の結晶性を向上させることができるので、n側光ガイド層での光吸収を抑制することができる。また、Geのドーピング量を制御することにより、容易に、Geがドープされた窒化物系半導体からなる層の抵抗値を制御することができる。

[0095]

また、上記第1~第6実施形態では、MOCVD法を用いて、窒化物系半導体各層を結晶成長させるようにしたが、本発明はこれに限らず、HVPE法(Hydride Vapor Phase Epitaxy:ハライド気相成長法)、および、TMA1、TMGa、TMIn、NH3、SiH4、GeH4およびCp2Mgなどを原料ガスとして用いるガスソースMBE法(Molecular Beam Epitaxy:分子線エピタキシャル成長法)などを用いて、窒化物系半導体各層を結晶成長させるようにしてもよい。

[0096]

また、上記第1~第6実施形態では、活性層として多重量子井戸 (MQW) 構造を用いる例を示したが、本発明はこれに限らず、量子効果を有しない厚膜の単層または単一量子井戸構造であっても同様の効果を得ることができる。

[0097]

また、上記第 1 ~第 6 実施形態では、基板と発光層との距離が約 2 μ mになるように構成したが、本発明はこれに限らず、基板と発光層との距離が約 0. 5 μ m ~約 4 μ m の範囲内であればよい。なお、基板と発光層との距離が約 0. 5 μ m以下の場合には、基板での光吸収が大きくなるので、しきい値電流や動作電流が増大する傾向がある。また、基板と発光層との距離が約 4 μ m以上の場合には、基板での光吸収が小さくなるので、レーザ光の安定化が不十分になる傾向がある。

[0098]

また、上記第1~第5実施形態では、n型GaN基板1を用いるようにしたが、本発明はこれに限らず、InGaN、A1GaNおよびA1GaInNなどからなる基板を用いるようにしてもよい。また、これらにB(ボロン)を加えたGaBN、InGaBN、A1GaBNおよびA1GaInBNなどからなる基板を用いるようにしてもよい。なお、基板側にしみ出させた光を基板に吸収させるためには、基板のバンドギャップを活性層のバンドギャップと同等以下にする必要がある。また、基板に不純物が含まれる場合には、基板材料のバンドギャップから不純物準位のバンドギャップを除したバンドギャップが、活性層のバンドギャップと同等以下である必要がある。

[0099]

また、上記第1~第5実施形態では、酸素がドープされたn型GaN基板1を用いるようにしたが、本発明はこれに限らず、S、Se、Te、P、AsおよびSbなどがドープされた基板を用いるようにしてもよい。これによっても、基板側にしみ出された光を、不純物がドープされた基板の不純物準位により吸収させることができる。また、活性層のバンドギャップよりも小さいバンドギャップを有するアンドープInGaNからなる基板を用いるようにしてもよい。

[0100]

また、上記第1~第5実施形態では、窒化物系半導体の各層の表面が(0001)面になるように積層したが、本発明はこれに限らず、窒化物系半導体の各層の表面が他の方向になるように積層してもよい。たとえば、窒化物系半導体の各層の表面が(1-100)や(11-20)面などの(H、K、-H-K、0)面になるように積層してもよい。この場合、MQW活性層内にピエゾ電場が発生しないので、井戸層のエネルギバンドの傾きに起因する正孔と電子との再結合確率の低下を抑制することができる。その結果、MQW活性層の発光効率を向上することができる。

[0101]

また、上記第2実施形態では、n側光ガイド層44の光閉じ込め係数が約0. 15になるようにしたが、本発明はこれに限らず、n側光ガイド層の光閉じ込め 係数が約0.6以下になるようにすればよい。好ましくは、n側光ガイド層の光閉じ込め係数が、約0.2以下になるようにした方がよい。さらに、n側光ガイド層の光閉じ込め係数が、p側光ガイド層の光閉じ込め係数の1/2以下になるようにした方がよい。

[0102]

また、上記第6実施形態では、 ZrB_2 基板51を用いるようにしたが、本発明はこれに限らず、他の硼化物系材料からなる基板を用いるようにしてもよい。たとえば、 ZrB_2 以外の硼化物系材料として、 TiB_2 などが考えられる。なお、 TiB_2 は、 ZrB_2 と同様、六方晶系の結晶構造を有するので、容易に、その上に六方晶の窒化物系半導体層を結晶成長させることができる。ただし、 ZrB_2 の (0001) 面は、GaNとの格子定数差が非常に小さいので、 ZrB_2 からなる基板を用いた方が、より良好な結晶性を有する窒化物系半導体層を形成することができる。

[0103]

また、上記第6実施形態では、アンドープのZr B_2 基板51を用いるようにしたが、本発明はこれに限らず、Siや酸素などの不純物がドープされたZr B2基板を用いるようにしてもよい。この場合、基板側にしみ出された光を、不純物がドープされたZr B2基板の不純物準位により吸収させることができる。これにより、レーザ光をより安定化させることができる。

[0104]

【発明の効果】

以上のように、本発明によれば、レーザ光の安定化を図るとともに、しきい値 電流や動作電流が増大するのを抑制することが可能な窒化物系半導体レーザ素子 を提供することができる。

【図面の簡単な説明】

【図1】

本発明の第1実施形態による窒化物系半導体レーザ素子の構造を示した断面図 である。

【図2】

図1に示した第1実施形態による窒化物系半導体レーザ素子の発光層の詳細断面図である。

【図3】

図1に示した第1実施形態による窒化物系半導体レーザ素子の製造プロセスを 説明するための断面図である。

【図4】

図1に示した第1実施形態による窒化物系半導体レーザ素子の製造プロセスを 説明するための断面図である。

【図5】

図1に示した第1実施形態による窒化物系半導体レーザ素子の製造プロセスを 説明するための断面図である。

【図6】

図1に示した第1実施形態による窒化物系半導体レーザ素子の製造プロセスを 説明するための断面図である。

【図7】

図1に示した第1実施形態による窒化物系半導体レーザ素子の製造プロセスを 説明するための断面図である。

【図8】

図1に示した第1実施形態による窒化物系半導体レーザ素子の製造プロセスを 説明するための断面図である。

【図9】

本発明の第2実施形態による窒化物系半導体レーザ素子の発光層の詳細断面図 である。

【図10】

本発明の第3実施形態による窒化物系半導体レーザ素子の発光層の詳細断面図 である。

【図11】

本発明の第4実施形態による窒化物系半導体レーザ素子の断面図である。

【図12】

本発明の第5実施形態による窒化物系半導体レーザ素子の断面図である。

【図13】

図12に示した第5実施形態による窒化物系半導体レーザ素子の製造プロセスを説明するための断面図である。

【図14】

図12に示した第5実施形態による窒化物系半導体レーザ素子の製造プロセスを説明するための断面図である。

【図15】

図12に示した第5実施形態による窒化物系半導体レーザ素子の製造プロセスを説明するための断面図である。

【図16】

図12に示した第5実施形態による窒化物系半導体レーザ素子の製造プロセスを説明するための断面図である。

【図17】

本発明の第6実施形態による窒化物系半導体レーザ素子の断面図である。

【図18】

従来の窒化物系半導体レーザ素子の一例を示した断面図である。

【図19】

図18に示した従来の一例による窒化物系半導体レーザ素子の発光層の詳細断面図である。

【符号の説明】

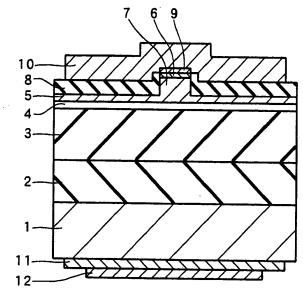
- 1 n型GaN基板(窒化物系半導体からなる基板)
- 2 アンドープGaN層(アンドープの窒化物系半導体からなる層)
- 3 n型クラッド層(アンドープのn型クラッド層)
- 5 p型クラッド層
- 21 n型クラッド層
- 41 MQW活性層 (活性層)
- 42 p側光ガイド層(光ガイド層)
- 44 n側光ガイド層

51 ZrB₂基板 (硼化物系材料からなる基板)

【書類名】

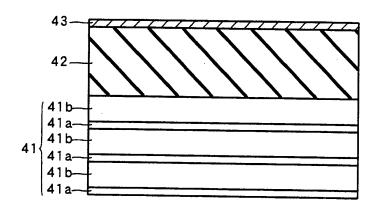
図面

【図1】

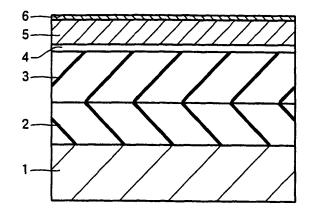


【図2】

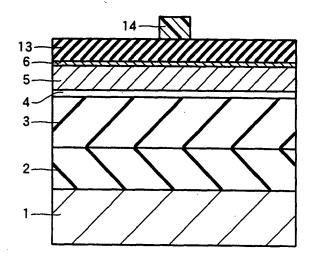




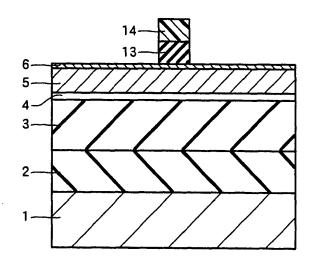
【図3】



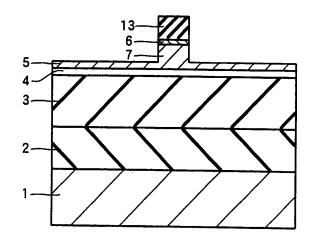
【図4】



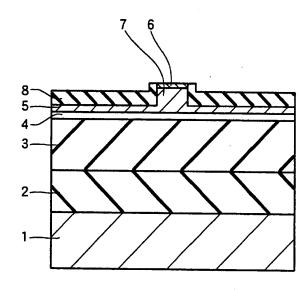
【図5】



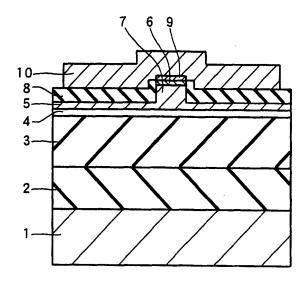
【図6】



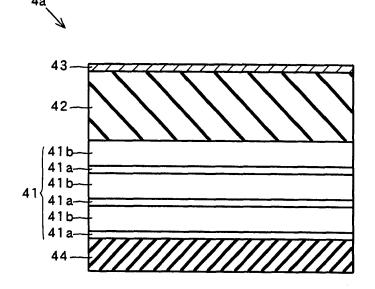
【図7】



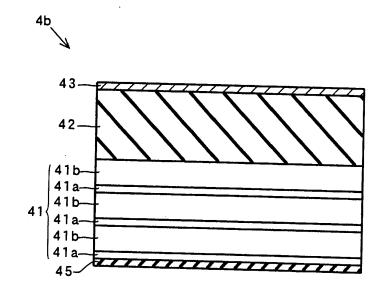
【図8】



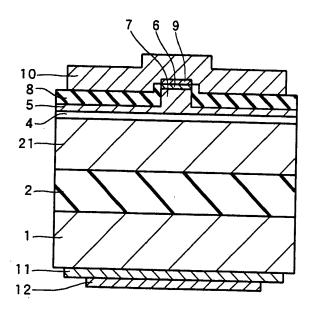
【図9】



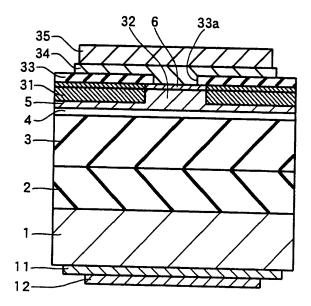
【図10】



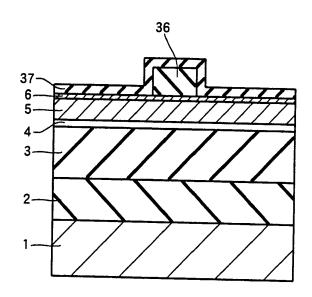
【図11】



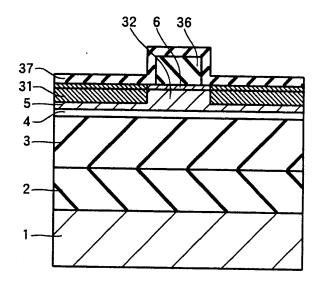
【図12】



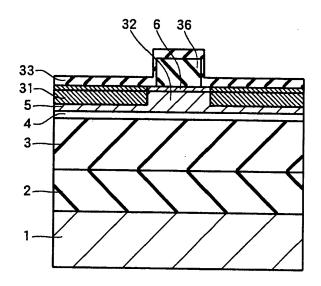
【図13】



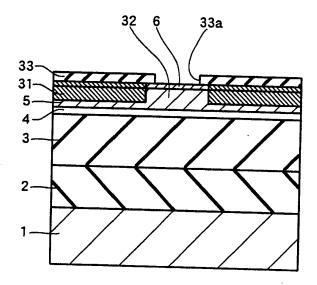
【図14】



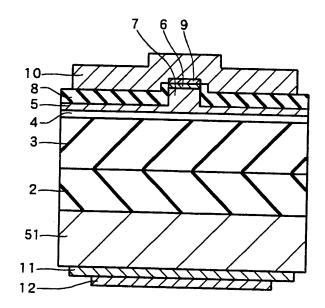
【図15】



【図16】

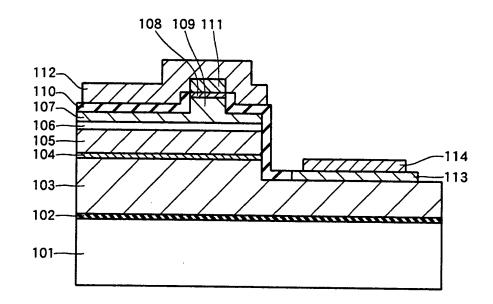


【図17】

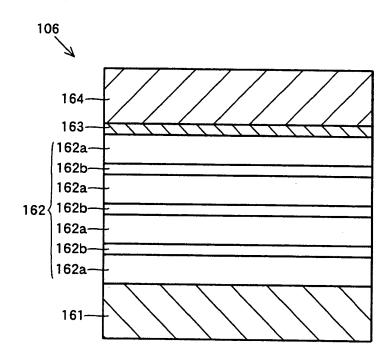


【図18】

1.0



【図19】



C. 34

【書類名】 要約書

【要約】

【課題】レーザ光の安定化を図るとともに、しきい値電流や動作電流が増大する のを抑制することが可能な窒化物系半導体レーザ素子を提供する。

【解決手段】この窒化物系半導体レーザ素子は、酸素がドープされた n型G a N基板 1 と、n型G a N基板 1 上に形成されたアンドープの n型クラッド層 3 と、アンドープの n型クラッド層 3 上に形成された窒化物系半導体からなるM Q W活性層 4 1 と、M Q W活性層 4 1 上に形成された p型クラッド層 5 と、p型クラッド層 5 とM Q W活性層 4 1 との間に形成され、約 0.1 μ m の膜厚を有する p 側光ガイド層 4 2 と、アンドープの n型クラッド層 3 とM Q W 活性層 4 1 との間に形成され、p 側光ガイド層 4 2 の膜厚よりも小さい約 0.0 5 μ m の膜厚を有する n 側光ガイド層 4 4 とを備えている。

【選択図】図9

出願人履歴情報

識別番号

[000001889]

1. 変更年月日

1993年10月20日

[変更理由]

住所変更

住 所

大阪府守口市京阪本通2丁目5番5号

氏 名

三洋電機株式会社